



J1040 U.S. PTO
09/846153
04/30/01

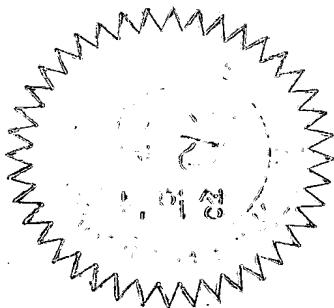
별첨 사본은 아래 출원의 원본과 동일함을 증명함.

This is to certify that the following application annexed hereto
is a true copy from the records of the Korean Industrial
Property Office.

출원 번호 : 특허출원 2000년 제 79534 호
Application Number

출원 년 월 일 : 2000년 12월 21일
Date of Application

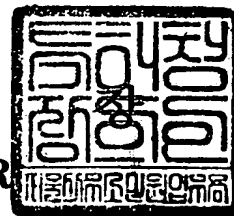
출원 인 : 한국전자통신연구원
Applicant(s)



2001 년 01 월 19 일

특 허 청

COMMISSIONER



【서류명】	특허출원서
【권리구분】	특허
【수신처】	특허청장
【참조번호】	0001
【제출일자】	2000. 12. 21
【발명의 명칭】	계층탐색을 이용한 움직임 추정장치 및 방법
【발명의 영문명칭】	Effective Motion Estimation for hierarchical Search
【출원인】	
【명칭】	한국전자통신연구원
【출원인코드】	3-1998-007763-8
【대리인】	
【성명】	전영일
【대리인코드】	9-1998-000540-4
【포괄위임등록번호】	1999-054594-1
【발명자】	
【성명의 국문표기】	박성모
【성명의 영문표기】	PARK, Seong Mo
【주민등록번호】	640408-1227019
【우편번호】	305-345
【주소】	대전광역시 유성구 신성동 대림아파트 106동 507호
【국적】	KR
【발명자】	
【성명의 국문표기】	박주현
【성명의 영문표기】	PARK, Ju Hyun
【주민등록번호】	690713-1621610
【우편번호】	305-345
【주소】	대전광역시 유성구 신성동 148-1
【국적】	KR
【발명자】	
【성명의 국문표기】	차진종
【성명의 영문표기】	CHA, Jin Jong
【주민등록번호】	560917-1829916

【우편번호】	305-755
【주소】	대전광역시 유성구 어은동 99 한빛아파트 129동 903호
【국적】	KR
【발명자】	
【성명의 국문표기】	조한진
【성명의 영문표기】	CH0,Han Jin
【주민등록번호】	600708-1000522
【우편번호】	301-142
【주소】	대전광역시 중구 유천2동 현대아파트 115동 1303호
【국적】	KR
【심사청구】	청구
【취지】	특허법 제42조의 규정에 의한 출원, 특허법 제60조의 규정에 의한 출원심사를 청구합니다. 대리인 전영일 (인)
【수수료】	
【기본출원료】	20 면 29,000 원
【가산출원료】	4 면 4,000 원
【우선권주장료】	0 건 0 원
【심사청구료】	12 항 493,000 원
【합계】	526,000 원
【감면사유】	정부출연연구기관
【감면후 수수료】	263,000 원
【첨부서류】	1. 요약서·명세서(도면)_1통

【요약서】

【요약】

본 발명에서는 움직임 벡터를 구하고자 하는 현재영상 내의 기준블록 데이터와 재생된 이전영상 내의 대응되는 탐색영역 데이터가 기준블록 및 탐색영역 데이터 메모리에 각각 저장된다. 메모리에 저장되어 있는 기준블록 및 탐색영역 데이터를 이용하여 2화소 단위의 움직임 탐색이 수행되며, 2화소 단위의 움직임벡터가 얻어진다. 이때, 수평 방향 및 수직방향으로 각각 2:1로 샘플링하여 기준블록 및 탐색영역 데이터가 사용되며, 탐색범위는 -7 ~ +7이 된다. 움직임 탐색의 구조는 현재영상의 기준블록(8x8)을 저장하는 메모리와 재생된 이전영상을 저장하는 탐색영역을 저장하는 메모리(24x8)의 2개로 구성되며, 탐색영역내의 후보블록들 중 SAD(Sum of Absolute Difference)값을 구하는 프로세싱 엘리먼트(Processing Elements) 어레이 블록과 후보 SAD들 중에서 가장 작은 움직임벡터를 구하는 블록으로 구성된다. 본 발명의 움직임추정 중 2단계 탐색 알고리즘을 이용한 하드웨어 구현의 경우 기준 메모리의 데이터 대역폭 및 메모리의 크기가 많이 요구된다. 외부 메모리로부터 다운로드를 받을 때는 다운샘플링 방식과 기준 메모리의 대역폭은 파이프라인 이전에 슬라이스를 미리 다운로드를 받는 구조를 채택함으로써 실제 파이프라인 동작에서는 1/3의 대역폭으로 구현하였다. 또한, 각각의 독립적인 메모리를 가지고 있으므로 해서 낮은 주파수에서도 성능의 저하없이 구현할 수 있다.

【대표도】

도 2

【색인어】

움직임 추정, 계층탐색, 파이프라인, 프로세싱 엘리먼트, 다운샘플링

【명세서】**【발명의 명칭】**

계층탐색을 이용한 움직임 추정장치 및 방법 {Effective Motion Estimation for hierarchical Search}

【도면의 간단한 설명】

도 1은 종래 기술의 계층 탐색을 이용한 움직임 추정장치의 구성 블록도,

도 2는 본 발명의 한 실시예에 따른 계층 탐색을 이용한 움직임 추정장치의 구성 블록도,

도 3은 본 발명에 따른 다운샘플링블록의 상세도,

도 4는 본 발명에 따른 탐색영역의 메모리 맵,

도 5는 본 발명에 따른 탐색영역의 프레임 단위의 메모리 맵,

도 6은 본 발명에 따른 프로세싱 엘리먼트 어레이의 상세 구성도,

도 7은 본 발명을 적용하였을 때의 데이터의 흐름도

※ 도면의 주요부분에 대한 부호의 설명 ※

200 : 기준 데이터 다운샘플링블록

210 : 현재 데이터 다운샘플링블록

220 : 디멀티플렉서

230 : 홀수열 기준데이터 메모리블록

240 : 짝수열 기준데이터 메모리블록

250 : 현재 데이터 메모리블록

260 : 프로세싱 엘리먼트 어레이

270 : 비교기

【발명의 상세한 설명】

【발명의 목적】

【발명이 속하는 기술분야 및 그 분야의 종래기술】

<17> 본 발명은 압축된 영상데이터의 계층 탐색을 이용한 움직임 추정장치에 관한 것으로서, 보다 상세하게 설명하면 다운샘플링 논리회로와 파이프라인 상에서 메모리 대역폭(Memory Band width)을 최소화하는 구조로 구현함으로써 하드웨어 면적과 소비전력 및 동작속도를 개선하는 계층 탐색을 이용한 움직임 추정장치에 관한 것이다.

<18> 영상신호의 경우 인접한 화면들간에는 높은 상관성(correlation)을 가진다. 이러한 시간축 상에서 존재하는 중복적인 정보(redundant information)를 줄여야 영상신호의 압축효율을 높일 수 있다. 특히, 영상데이터의 인접한 화면들간의 움직임 추정은 많은 계산량이 필요한 부분으로 지금까지 많은 알고리즘 및 하드웨어 구조가 연구되어져 왔다.

<19> 이러한 종래 기술로는 도 1에 도시된 바와 같이 메모리를 사용하는 방법이 있다. 이는 움직임 추정 알고리즘을 이용하여 VLSI로 구현하는데, 이는 부가 메모리를 사용해야 하기 때문에 면적과 전력소비가 많아지는 문제점이 있다.

<20> 즉, 종래의 움직임 추정장치는, 외부 메모리로부터 탐색영역인 이전영상을 입력받는 블록(101)과, 외부 메모리로부터 현재 기준블록의 영상을 입력받는 블록(102), 이 두 개의 입력값의 차이의 절대값을 구하는 복수 개의 프로세싱 엘리먼트(PE : Processing Element), 복수 개의 프로세싱 엘리먼트의 출력값 중 최소 움직임벡터를 구하는 비교기(103), 및 다음 스테이지를 위한 어드레스를 생성하는 어드레스 생성기(104)를 포함한다. 복수 개의 프로세싱 엘리먼트는 병렬로 동작하는데, 각 프로세싱 엘리먼트는 각각 다른 포인트 즉, 각각 다른 탐색영역에서 움직임 벡터를 구한다.

<21> 즉, 종래에는 움직임 탐색을 위하여 현재 영상 데이터와 이전 영상 데이터를 각 버퍼(메모리)에 저장하고, 이를 프로세싱 엘리먼트(PE)의 입력으로 사용하는데, 이때 3개의 메모리를 사용하기 때문에 많은 계산량과 하드웨어가 필요한 문제점이 있다.

<22> 2단계 계층적 탐색 알고리즘을 채택함으로써, 움직임추정 모듈은 2단계 계층탐색 알고리즘 중 1단계의 픽셀데이터를 1/4 샘플링하여 움직임탐색 기능을 수행하며 외부메모리에서 기준블록의 데이터와 탐색영역의 데이터를 입력받아 움직임추정을 수행한다.

<23> 본 발명에서는 움직임벡터를 구하고자 하는 현재영상 내의 기준블록 데이터와 재생된 이전영상 내의 대응되는 탐색영역 데이터가 기준블록 및 탐색영역 데이터 메모리에 각각 저장된다. 메모리에 저장되어 있는 기준블록 및 탐색영역 데이터를 이용하여 2화소 단위의 움직임탐색이 수행되며, 2화소 단위의 움직임벡터가 얻어진다. 이때, 수평 방향 및 수직 방향으로 각각 2:1로 샘플링하여 기준블록 및 탐색영역 데이터가 사용되며

, 탐색범위는 $-7 \sim +7$ 이 된다. 움직임탐색의 구조는 현재영상의 기준블록(8×8)을 저장하는 메모리와 재생된 이전영상을 저장하는 탐색영역을 저장하는 메모리(24×8)의 2개로 구성되며, 탐색영역내의 후보블록들 중 SAD(Sum of Absolute Difference)값을 구하는 PE(Processing Elements) Array 블록과 후보 SAD들 중에서 가장 작은 움직임벡터를 구하는 블록으로 구성되어 있다. 본 발명의 움직임추정 중 2단계 탐색 알고리즘을 이용한 하드웨어를 구현할 경우 기준 메모리의 데이터 대역폭 및 메모리의 크기 많이 요구된다. 외부 메모리로부터 다운로드를 받을 때는 다운샘플링 방식과 기준 메모리의 대역폭은 파이프라인 이전에 슬라이스를 미리 다운로드를 받는 구조로 실제 파이프라인 동작에서는 1/3의 대역폭으로 구현하였다. 또한 각각의 독립적인 메모리를 가지고 있으므로 해서 낮은 주파수에서도 성능의 저하 없이 구현하였다.

【발명이 이루고자 하는 기술적 과제】

<24> 상기와 같은 종래기술의 문제점을 해결하기 위한 본 발명의 목적은, 탐색영역의 데이터를 다운샘플링하여 사용하고, 메모리를 3개의 부분영역으로 분할하고 상기 메모리의 한 부분영역에 데이터를 다운로드한 상태로 움직임 탐색을 시작하며, 움직임 탐색을 순차적으로 수행하면서 메모리의 3 부분영역에 순차적으로 데이터를 다운로드함으로써, 메모리의 크기와 회로 면적을 줄일 수 있고 소비전력을 절감할 수 있는 계층 탐색을 이용한 움직임 추정장치를 제공하기 위한 것이다.

【발명의 구성 및 작용】

- <25> 상기한 목적을 달성하기 위한 본 발명에 따른 움직임 추정장치는, 기준 데이터와 현재 데이터를 입력받아 상기 두 입력값의 차이의 절대값이 최소가 되는 움직임 벡터를 구하는 프로세싱 엘리먼트 블록과 비교기를 구비한 비디오 영상의 움직임 추정장치에 있어서, 상기 기준 데이터와 현재 데이터를 다운샘플링하는 다운샘플링수단과, 상기 다운샘플링된 기준 데이터와 현재 데이터를 각각 저장한 후 상기 프로세싱 엘리먼트 블록으로 제공하는 메모리를 포함한 것을 특징으로 한다.
- <26> 또한, 본 발명에 따른 움직임 추정장치는, 기준 데이터와 현재 데이터를 입력받아 상기 두 입력값의 차이의 절대값이 최소가 되는 움직임 벡터를 구하는 프로세싱 엘리먼트 블록과 비교기를 구비한 비디오 영상의 움직임 추정장치에 있어서, 상기 기준 데이터의 짝수열과 홀수열을 분리하는 디멀티플렉서와, 상기 기준 데이터의 짝수열을 저장한 후 상기 프로세싱 엘리먼트 블록으로 제공하는 짝수열 메모리, 상기 기준 데이터의 홀수열을 저장한 후 상기 프로세싱 엘리먼트 블록으로 제공하는 홀수열 메모리, 및 상기 현재 데이터를 저장한 후 상기 프로세싱 엘리먼트 블록으로 제공하는 현재 메모리를 포함한 것을 특징으로 한다.
- <27> 또한, 본 발명에 따른 움직임 추정방법은, 기준 데이터와 현재 데이터를 입력받아 상기 두 입력값의 차이의 절대값이 최소가 되는 움직임 벡터를 구하는 프로세싱 엘리먼트 블록과 비교기를 구비한 비디오 영상의 움직임 추정장치의 움직임 추정방법에 있어서, 상기 기준 데이터와 현재 데이터를 다운샘플링하는 다운샘플링단계와, 상기 다운샘플링된 기준 데이터와 현재 데이터를 각각 저장한 후 상기 프로세싱 엘리먼트 블록

으로 제공하는 메모리 단계를 포함한 것을 특징으로 한다.

<28> 또한, 본 발명에 따른 움직임 추정방법은, 기준 데이터와 현재 데이터를 입력받아 상기 두 입력값의 차이의 절대값이 최소가 되는 움직임 벡터를 구하는 프로세싱 엘리먼트 블록과 비교기를 구비한 비디오 영상의 움직임 추정장치의 움직임 추정방법에 있어서, 상기 기준 데이터의 짝수열과 홀수열을 분리하는 디멀티플렉싱단계와, 상기 기준 데이터의 짝수열과 홀수열, 및 현재 데이터를 각각 분리하여 저장한 후 상기 프로세싱 엘리먼트 블록으로 제공하는 메모리단계를 포함한 것을 특징으로 한다.

<29> 본 발명에서는 움직임 벡터를 구하고자 하는 현재 영상 내의 기준블록 데이터와 재생된 이전 영상 내의 대응되는 탐색영역 데이터가 기준블록 및 탐색영역 데이터 메모리에 각각 저장된다. 메모리에 저장되어 있는 기준블록 및 탐색영역 데이터를 이용하여 2 화소 단위의 움직임 탐색이 수행되며 2 화소 단위의 움직임 벡터가 얻어진다. 이때, 수평 방향 및 수직 방향으로 각각 2:1로 다운샘플링한 기준블록 및 탐색영역 데이터가 사용되며, 탐색범위는 4이 된다.

<30> 이하, 첨부된 도면을 참조하면서 본 발명의 한 실시예에 따른 계층 탐색을 위한 움직임 추정장치를 보다 상세하게 설명하기로 한다.

<31> 도 2는 본 발명에 따른 계층 탐색을 위한 움직임 추정장치를 도시한 구성도이다.

이는 외부 메모리로부터 기준데이터를 입력받아 다운샘플링(Reference Data Down Sampling)하는 블록(200)과, 외부 메모리로부터 현재 데이터를 입력받아 다운샘플링

(Current Data Down Sampling)하는 블록(210), 다운샘플링된 기준데이터를 짝수열과 홀수열로 분리하는 디멀티플렉서(Demultiplex)블록(220), 다운샘플링된 현재 데이터를 저장하는 1개의 메모리블록(250), 디멀티플렉서블록(220)에 의해 분리된 기준데이터의 짝수열과 홀수열을 각각 저장하는 2개의 기준메모리블록(230, 240), 8개의 프로세싱 엘리먼트로 이루어진 프로세싱 엘리먼트 어레이(260), 및 상기 프로세싱 엘리먼트 어레이(260)의 출력값 중에서 최소 움직임벡터를 구하는 비교기(270)를 포함한다.

<32> 도 3은 다운샘플링블록(200, 210)의 상세 도면이다. 이는 계층적 탐색을 위하여 16비트의 데이터 중 하위 8비트만을 선택하여 입력데이터를 2:1로 다운샘플링한다.

<33> 도 4는 기준 데이터 메모리에 대한 맵 이다. 2개의 메모리를 이용하여 기준 데이터를 저장하는데, 하나의 메모리에는 홀수열 데이터를 저장하고, 다른 메모리에는 짝수열 데이터를 분리하여 저장한다. 이렇게 함으로써, 후술하는 프로세싱 엘리먼트에 기준 클럭과 동일한 속도의 2개의 데이터를 입력되도록 함으로써, 이 프로세싱 엘리먼트가 100% 사용되도록 하기 위한 것이다. 여기서, 메모리의 크기는 24x12이며, 현재영상에 대한 메모리는 8x8 크기로 분리없이 그대로 사용한다.

<34> 도 5는 프로세싱 엘리먼트의 구성도이다. 움직임 추정의 필요한 프로세싱 엘리먼트의 수는 8개이며 이는 시스틀릭 어레이 구조를 가진다. 이 구조는 규칙적이고 높은 동작속도를 가지며 데이터 공급이 쉽고 요구되는 데이터의 입력속도가 낮다는 특징을 가진다. 따라서, 파이프라인과 병렬구조로 설계가 가능하다.

<35> 이러한 프로세싱 엘리먼트는 입력이 3개인데, 기준입력 1개와 탐색입력 2개로 구성된다. 내부 프로세싱 엘리먼트는 시스톨릭 어레이 구조로서 초기시를 제외하고는 100% 사용하는 특징을 가지고 있다. (a)는 단일 프로세싱 엘리먼트의 구성도이며, (b)는 8개의 프로세싱 엘리먼트가 직렬로 연결된 구성도이다.

<36> 도 6은 QCIF인 경우에 기준 데이터 메모리의 쓰기 맵을 보여주는 도면이다. 즉, 메모리를 3개의 슬라이스로 나눈다. 본 발명에서는 메모리 대역폭을 최소화하기 위하여 메모리의 1/3 크기에 해당하는 24x8 픽셀 데이터만 현재의 파이프라인 상에서 필요한 대역폭이다.

<37> 매크로블럭 (0,0) 위치에서 필요한 데이터는 2개의 슬라이스 즉 A, B의 데이터가 기준 데이터로 필요하다. 따라서, 파이프라인 시작 전에 1개의 슬라이스를 다운로드하고, 파이프라인이 시작되면 즉, 매크로블록 (0,0) 위치에서는 B 슬라이스에 해당하는 기준 데이터만 다운로드한다. 그리고 (0,0) 위치를 제외한 나머지 매크로블록에서는 C 슬라이스에 해당 기준 데이터만을 다운로드한다. 이 메모리에서 기준 데이터를 읽을 때에는 슬라이스 A→B→C 순서로 읽는다. 이 구조는 외부 메모리와 필요한 데이터 대역폭을 1/3로 줄이는 구조이다.

<38> 도 7은 본 발명을 적용하였을 때의 데이터의 흐름도를 나타내었다. QCIF 영상에 대하여 필요한 싸이클 수로 기준영상 다운로드에 필요한 싸이클은 $24 \times 8 = 192$ 클럭이다.

<39> 위에서 양호한 실시예에 근거하여 이 발명을 설명하였지만, 이러한 실시예는 이 발명을 제한하려는 것이 아니라 예시하려는 것이다. 이 발명이 속하는 분야의 숙련자에게는 이 발명의 기술사상을 벗어남이 없이 위 실시예에 대한 다양한 변화나 변경 또는 조절이 가능함이 자명할 것이다. 그러므로, 이 발명의 보호범위는 첨부된 청구범위에 의해서만 한정될 것이며, 위와 같은 변화예나 변경예 또는 조절예를 모두 포함하는 것으로 해석되어야 할 것이다.

【발명의 효과】

<40> 이상과 같이 본 발명에 의하면, 외부 메모리로부터 다운로드를 받을 때는 다운샘플링 방식과 기준 데이터를 저장하는 메모리는 파이프라인 이전에 슬라이스를 미리 다운로드를 받는 구조를 채용함으로써 실제 파이프라인 동작에서는 1/3의 대역폭으로 구현할 수 있다. 또한, 각각의 독립적인 메모리를 가지고 있으므로 낮은 주파수에서도 성능의 저하없이 구현 가능하며, 구현된 회로는 적은 대역폭과 낮은 주파수에서 동작하므로 전력소모를 줄일 수 있는 장점이 있다.

【특허청구범위】**【청구항 1】**

기준 데이터와 현재 데이터를 입력받아 상기 두 입력값의 차이의 절대값이 최소가 되는 움직임 벡터를 구하는 프로세싱 엘리먼트 블록과 비교기를 구비한 비디오 영상의 움직임 추정장치에 있어서,

상기 기준 데이터와 현재 데이터를 다운샘플링하는 다운샘플링수단과,

상기 다운샘플링된 기준 데이터와 현재 데이터를 각각 저장한 후 상기 프로세싱 엘리먼트 블록으로 제공하는 메모리를 포함한 것을 특징으로 하는 움직임 추정장치.

【청구항 2】

제 1 항에 있어서,

상기 다운샘플링수단은 n (2의 배수) 비트 입력 데이터 중 하위 $n/2$ 비트만을 선택하여 2:1로 다운샘플링하는 것을 특징으로 하는 움직임 추정장치.

【청구항 3】

제 1 항 또는 제 2 항에 있어서,

상기 기준 데이터를 다운샘플링하는 수단과 현재 데이터를 다운샘플링하는 수단이 분리되어 구성된 것을 특징으로 하는 움직임 추정장치.

【청구항 4】

제 1 항에 있어서,

상기 메모리는 상기 기준 데이터의 짝수열을 저장하는 짝수열 메모리와, 상기 기준 데이터의 홀수열을 저장하는 홀수열 메모리, 및 상기 현재 데이터를 저장하는 현재 메모리를 포함하며,

상기 다운샘플링된 기준 데이터의 짝수열과 홀수열을 분리한 후 상기 메모리에 제공하는 디멀티플렉서를 더 포함한 것을 특징으로 하는 움직임 추정장치.

【청구항 5】

기준 데이터와 현재 데이터를 입력받아 상기 두 입력값의 차이의 절대값이 최소가 되는 움직임 벡터를 구하는 프로세싱 엘리먼트 블록과 비교기를 구비한 비디오 영상의 움직임 추정장치에 있어서,

상기 기준 데이터의 짝수열과 홀수열을 분리하는 디멀티플렉서와,

상기 기준 데이터의 짝수열을 저장한 후 상기 프로세싱 엘리먼트 블록으로 제공하는 짝수열 메모리,

상기 기준 데이터의 홀수열을 저장한 후 상기 프로세싱 엘리먼트 블록으로 제공하는 홀수열 메모리, 및

상기 현재 데이터를 저장한 후 상기 프로세싱 엘리먼트 블록으로 제공하는 현재 메모리를 포함한 것을 특징으로 하는 움직임 추정장치.

【청구항 6】

제 4 항 또는 제 5 항에 있어서,

상기 짝수열 메모리와 홀수열 메모리는 각각 2 이상의 자연수 n 개의 열 블록으로 분리되고, 상기 각 열 블록에는 움직임 추정 주기마다 $1/n$ 분량의 기준 데이터가 순차적으로 기록되며, 가장 먼저 기록되었던 열 블록의 기준 데이터가 새로운 기준 데이터로 갱신되며,

상기 메모리의 각 열 블록에 저장된 기준 데이터를 기록된 순서대로 읽어서 상기 프로세싱 엘리먼트 블록에 제공하는 것을 특징으로 하는 움직임 추정장치.

【청구항 7】

기준 데이터와 현재 데이터를 입력받아 상기 두 입력값의 차이의 절대값이 최소가 되는 움직임 벡터를 구하는 프로세싱 엘리먼트 블록과 비교기를 구비한 비디오 영상의 움직임 추정장치의 움직임 추정방법에 있어서,

상기 기준 데이터와 현재 데이터를 다운샘플링하는 다운샘플링단계와,

상기 다운샘플링된 기준 데이터와 현재 데이터를 각각 저장한 후 상기 프로세싱 엘리먼트 블록으로 제공하는 메모리 단계를 포함한 것을 특징으로 하는 움직임 추정방법.

【청구항 8】

제 1 항에 있어서,

상기 다운샘플링수단은 n (2의 배수) 비트 입력 데이터 중 하위 $n/2$ 비트만을 선택하여 2:1로 다운샘플링하는 것을 특징으로 하는 움직임 추정방법.

【청구항 9】

제 7 항 또는 제 8 항에 있어서,

상기 기준 데이터의 다운샘플링과 현재 데이터의 다운샘플링을 분리하여 실행하는 것을 특징으로 하는 움직임 추정방법.

【청구항 10】

제 7 항에 있어서,

상기 메모리단계는 상기 기준 데이터의 짝수열과 홀수열, 및 현재 데이터를 분리하여 저장하고, 상기 다운샘플링된 기준 데이터를 짝수열과 홀수열로 분리하는 디멀티플렉싱단계를 더 포함한 것을 특징으로 하는 움직임 추정방법.

【청구항 11】

기준 데이터와 현재 데이터를 입력받아 상기 두 입력값의 차이의 절대값이 최소가 되는 움직임 벡터를 구하는 프로세싱 엘리먼트 블록과 비교기를 구비한 비디오 영상의 움직임 추정장치의 움직임 추정방법에 있어서,

상기 기준 데이터의 짝수열과 홀수열을 분리하는 디멀티플렉싱단계와,

상기 기준 데이터의 짝수열과 홀수열, 및 현재 데이터를 각각 분리하여 저장한 후

상기 프로세싱 엘리먼트 블록으로 제공하는 메모리단계를 포함한 것을 특징으로 하는 움직임 추정방법.

【청구항 12】

제 10 항 또는 제 11 항에 있어서,

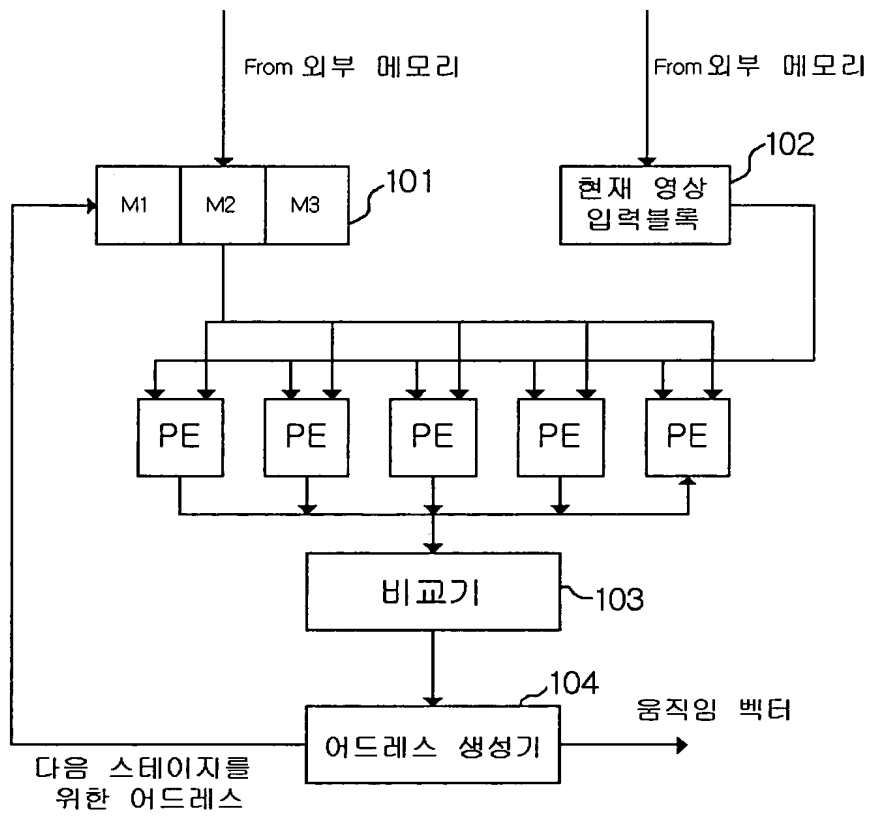
상기 짝수열과 홀수열 메모리단계는,

짝수열과 홀수열 기준 데이터를 저장하는 각각의 메모리를 2 이상의 자연수 n 개의 열 블록으로 분리하고, 상기 각 열 블록에는 움직임 추정 주기마다 $1/n$ 분량의 기준 데이터를 순차적으로 기록되되, 가장 먼저 기록되었던 열 블록의 기준 데이터를 새로운 기준 데이터로 갱신하며,

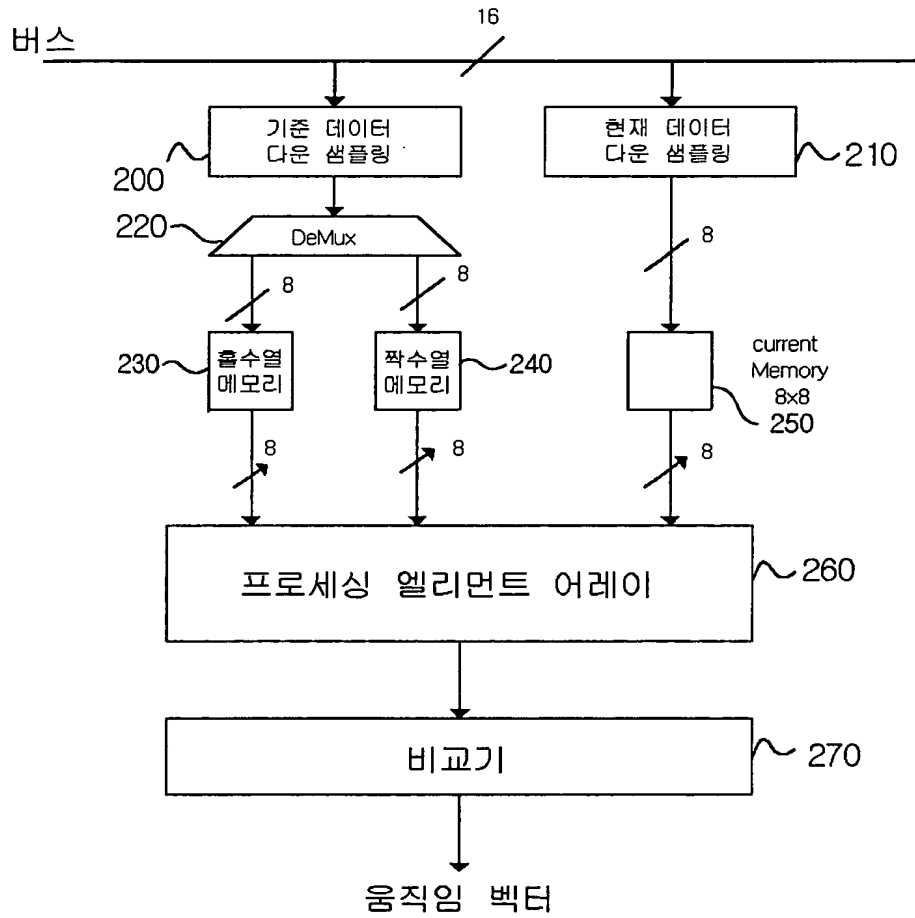
상기 메모리의 각 열 블록에 저장된 기준 데이터를 기록된 순서대로 읽어서 상기 프로세싱 엘리먼트 블록에 제공하는 것을 특징으로 하는 움직임 추정방법.

【도면】

【도 1】

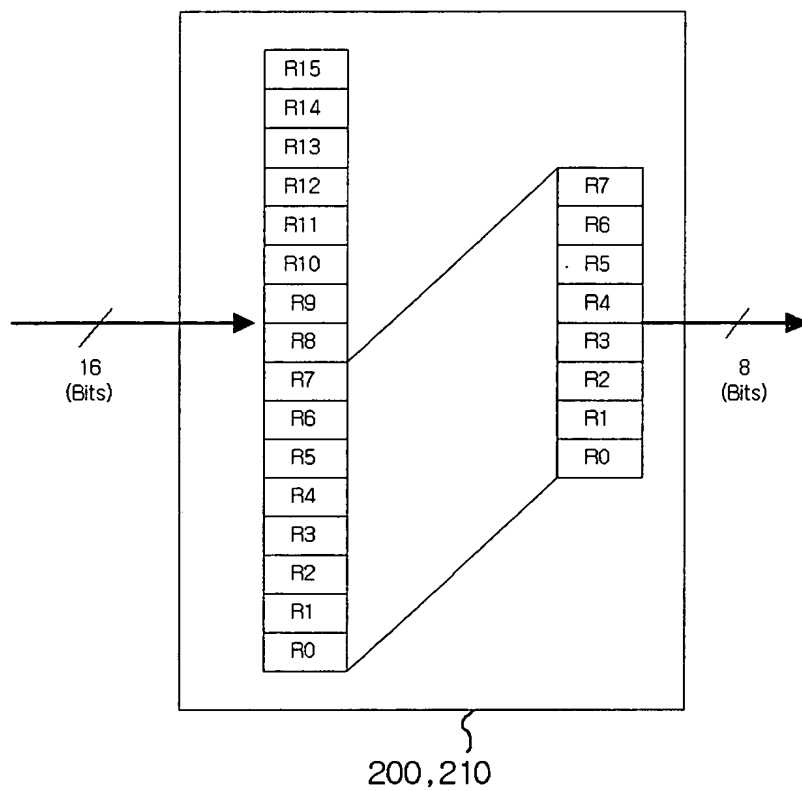


【도 2】

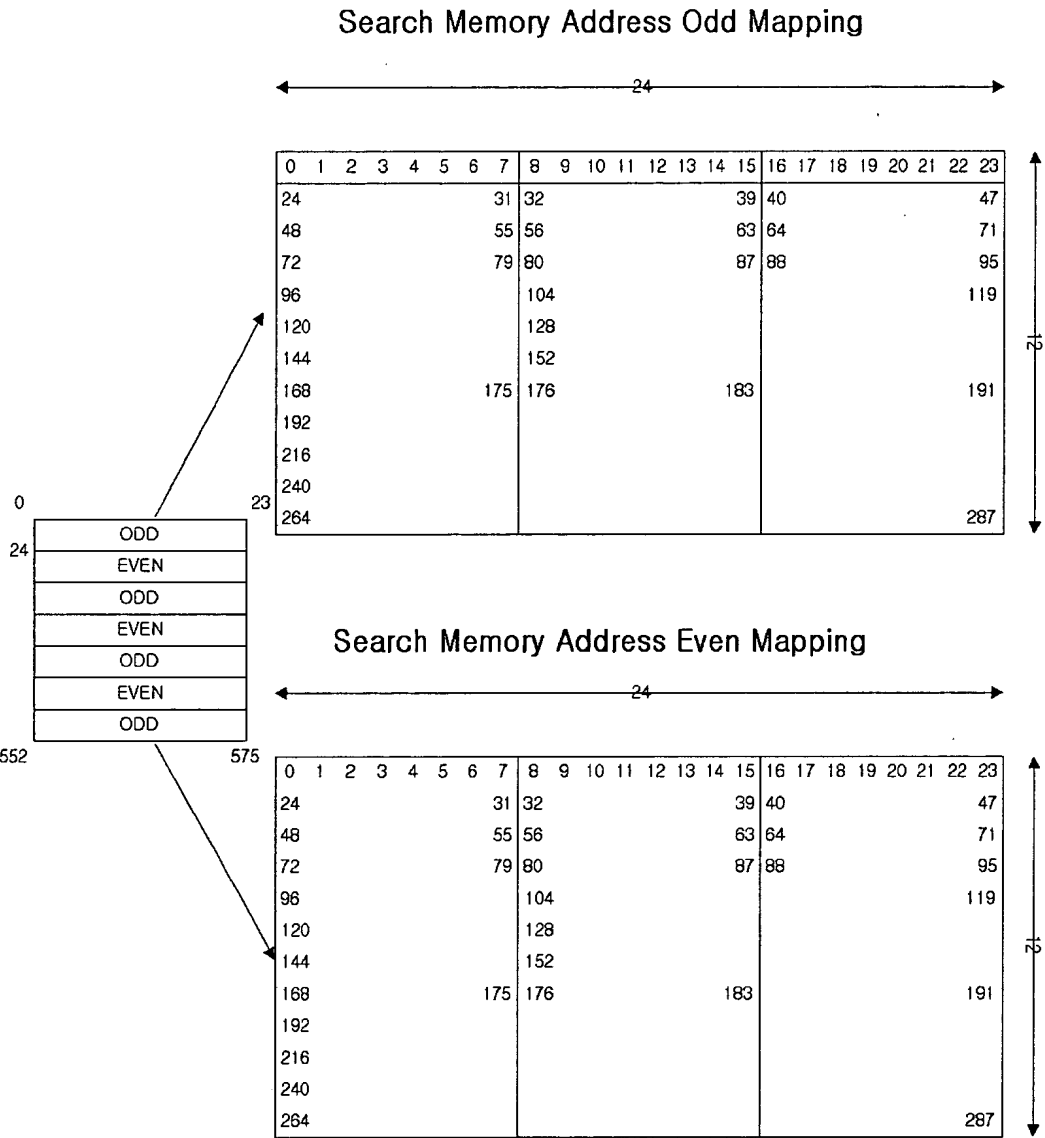


【도 3】

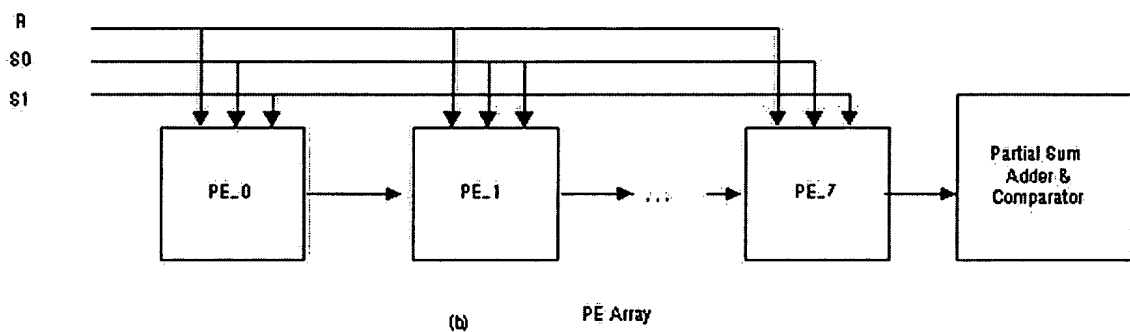
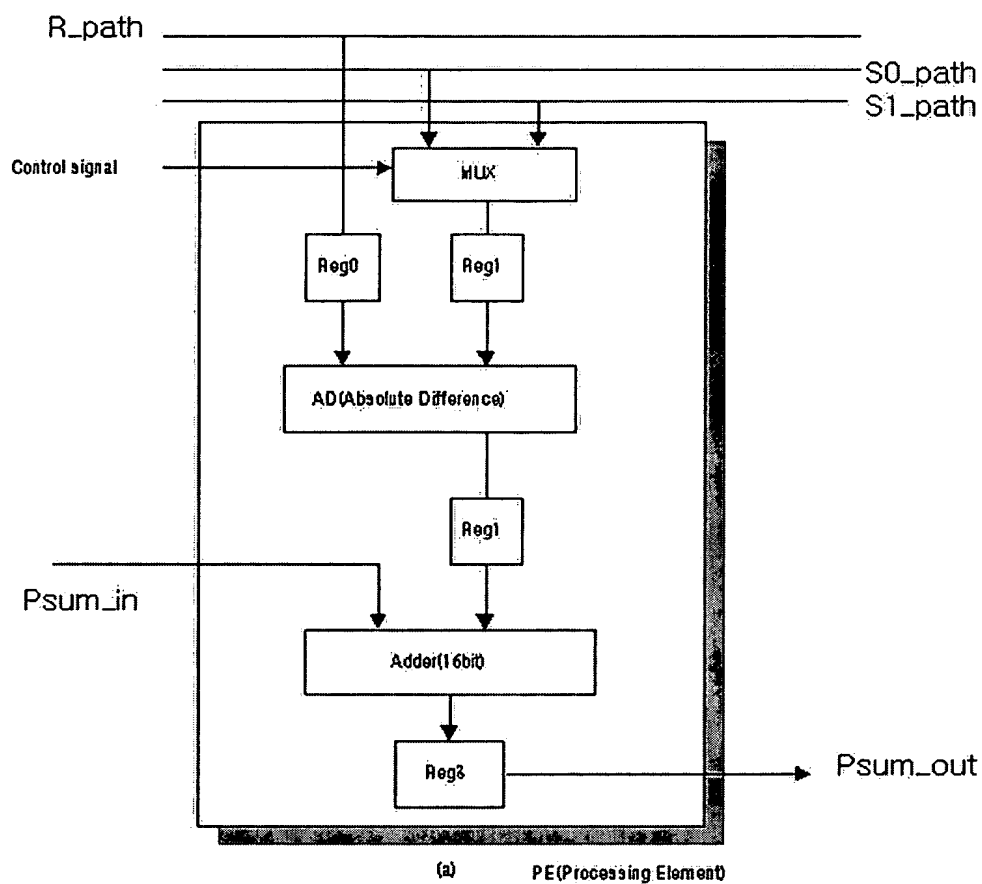
Reference and Current Data Down Sampling



【도 4】



【도 5】



【도 6】

QCIF(11x9)
탐색영역 메모리 쓰기 Map

prepipeline "A" write, (0,0)pipeline "B" write, others "C" write
Read A -> B -> C

	0	1	2	3	4	5	6	7	8	9	10	다음 ROW 쓰기
0	A B C	A B C	C A B	B C A	A B C	C A B	B C A	A B C	C A B	B C A	A B C	
1	B C A	B C A	A B C	C A B	B C A	A B C	C A B	B C A	A B C	C A B	B C A	
2	C A B	C A B	B C A	A B C	C A B	B C A	A B C	C A B	B C A	A B C	C A B	
3	A B C	A B C	C A B	B C A	A B C	C A B	B C A	A B C	C A B	B C A	A B C	
4	B C A	B C A	A B C	C A B	B C A	A B C	C A B	B C A	A B C	C A B	B C A	
5	C A B	C A B	B C A	A B C	C A B	B C A	A B C	C A B	B C A	A B C	C A B	
6	A B C	A B C	C A B	B C A	A B C	C A B	B C A	A B C	C A B	B C A	A B C	
7	B C A	B C A	A B C	C A B	B C A	A B C	C A B	B C A	A B C	C A B	B C A	
8	C A B	C A B	B C A	A B C	C A B	B C A	A B C	C A B	B C A	A B C	C A B	

【도 7】

